

# ESTRUCTURA DE COMPUTADORES I

## TEMA 1: INTRODUCCIÓN

1. Si en un sistema computador se realiza los siguientes cambios, ¿que ocurre: aumenta la productividad, se reduce el tiempo de respuesta o ambos a la vez?
  - a) Reemplazar el procesador por una versión más rápida
  - b) Añadir procesadores adicionales a un sistema que usa múltiples procesadores para diferentes tareas.
2. ¿Cuál es el tiempo de ciclo de un reloj de 200 MHz?
3. Un programa tarda 10 segundos en un ordenador A, el cual tiene un reloj de 400 MHz. Queremos construir un máquina B que ejecuta el programa en 6 segundos. Si sabemos que la máquina B requiere 1,2 veces los ciclos de reloj que la máquina A necesitaba para ejecutar el programa, ¿qué frecuencia de reloj debería tener la máquina B?
4. Supongamos que se tienen dos implementaciones de la misma arquitectura del repertorio de instrucciones. La máquina A tiene un ciclo de reloj de 1 ns y un CPI de 2.0 para un programa concreto, mientras que la máquina B tiene un tiempo de ciclo de 2 ns y un CPI de 1,2 para el mismo programa ¿Qué máquina es más rápida para este programa? ¿Cuánto más rápida?
5. Un diseñador de compiladores está intentando decidir entre dos secuencias de código para una máquina en particular. Los diseñadores hardware le han proporcionado los siguientes datos:

Clases de instrucciones	CPI
A	1
B	2
C	3

Para una declaración particular de un lenguaje de alto nivel, el diseñador del compilador está considerando dos secuencias de código que requieren el siguiente número total de instrucciones:

secuencia	Número de instrucciones		
	A	B	C
1	2	1	2
2	4	1	1

¿Qué secuencia de código ejecuta el mayor número de instrucciones? ¿Cuál será la más rápida? ¿Cuál es el CPI para cada secuencia?

6. Considérese una máquina con tres tipos de instrucciones y con las medidas de CPI del ejemplo anterior. Supongamos que medimos el código de un mismo programa para dos compiladores diferentes y obtenemos los siguientes valores:

	Número de instrucciones (en miles de instrucciones)		
	A	B	C
Compilador 1	5	1	1
Compilador 2	10	1	1

Asumiendo que la frecuencia de reloj de la máquina es de 500 MHz, ¿Qué secuencia del código se ejecutará más rápido de acuerdo con MIPS?, ¿y en relación con el tiempo de ejecución?

7. Quereamos mejorar el rendimiento de un computador introduciendo un coprocesador matemático que realice las operaciones aritméticas en la mitad de tiempo. Calcular la ganancia en velocidad del sistema para la ejecución de un programa sabiendo que el 60 % de dicha ejecución se dedica al cálculo de operaciones aritméticas. Si el programa tardaba 12 segundos en ejecutarse sin la mejora, ¿Cuánto tardará en ejecutarse sobre el sistema mejorado?
8. Suponiendo que un programa tarda en ejecutarse en una máquina 100 segundos, de los cuales 80 corresponden a operaciones de multiplicar, ¿cuánto tengo que mejorar la velocidad de multiplicación si quiero que mi programa se ejecute cinco veces más rápido?
9. Se mejora el diseño de un microprocesador para realizar todas las instrucciones de punto flotante 3 veces más rápido. Contesta a las siguientes cuestiones:
  - a) Si el tiempo de ejecución de algún programa de prueba antes de la mejora de punto flotante es de 10 segundos, ¿cuál será el incremento si la mitad de esos 10 segundos se emplean en la ejecución de instrucciones de punto flotante?
  - b) Se busca un programa de prueba que destaque la nueva unidad de punto flotante descrita en el apartado anterior, y se quiere que muestre un incremento de velocidad en su totalidad de 2. Se toma en consideración un programa de prueba que se ejecuta durante 100 segundos en el antiguo diseño. ¿Qué parte del tiempo de ejecución inicial deberían representar las instrucciones de punto flotante para conseguir este incremento de velocidad?